11 Veröffentlichungsnummer:

0 144 978 A2

œ

EUROPÄISCHE PATENTANMELDUNG

(1) Anmeldenummer: 84114847.1

(5) Int. Cl.4: H 03 K 17/08

22 Anmeldetag: 06.12.84

H 01 L 27/14

30 Priorităt: 08.12.83 DE 3344435

(4) Veröffentlichungstag der Anmeldung: 19.06.85 Patenthiatt 85/25

84 Banannte Vertragsstaaten: CH DE FR GB IT LI

(7) Anmelder: Siemens Aktiengesellschaft Berlin und München Wittelsbacherplatz 2 D-8000 München 2(DE)

2 Erfinder: Tihanyi, Jenö, Dr. ing. Windeckstrasse 1d D-8000 München 70(DE)

22 Erfinder: Fellinger, Christine, Ing. Germersheimerstrasse 5 D-8000 (München 90(DE)

2 Erfinder: Leipold, Ludwig, Dipl.-Ing. Stressberger Strasse 125 D-8000 München 40(DE)

Scheltungsanordnung zum Ansteuern eines Thyristors mit einem Fototransistor.

6) Die Kollektor-Emitterstrecke des Fototransistors (1) liegt zwischen einer (2) von zwei Wechselspannungsklemmen (2, 3) und dem Gateanschluß des Thyristors (10). Um ein Einschalten des unbeleuchteten Fototransistors (1) durch eine steile Spannungsflanke (du/dt-Belastung) zu verhindern, wird sein Basisstrom bei einer solchen Belastung über einen IGFET (4) vom Anreicherungstyp abgeleitet. Dieser IGFET (4) wird von einem als Stromqualle wirkenden IGFET (5) vom Verarmungstyp gesteuert, der zwischen Gate- und Sourceanschluß des IGFET (4) vom Anreicherungstyp liegt. Dem IGFET (5) vom Verarmungstyp ist ein Kondensator (6) in Relhe geschaltet; diese Reihenschaltung liegt zwischen den beiden Wechselspannungsklemmen (2, 3).

